




0,23/0,4kV TN-S

- SAMOCZYNNE WYŁĄCZANIE
- AUTOMATIC DISCONNECTION
- POŁĄCZENIA WYRÓWNAWCZEE
- EQUIPOTENTIAL BONDING

The diagram illustrates the 74F00 6-pin DIP package, showing the internal logic circuitry and the pin connections. The package is a 6-pin DIP, with pins numbered 1 through 16. The internal circuitry includes a 3-input NAND gate (pins 1, 2, 3), a 2-input NAND gate (pins 4, 5), a 3-input NAND gate (pins 6, 7, 8), a 2-input NAND gate (pins 9, 10), a 3-input NAND gate (pins 11, 12, 13), a 2-input NAND gate (pins 14, 15), and a 3-input NAND gate (pins 16, 17, 18). The package is labeled with the part number 74F00 and the manufacturer's logo.

 SMART ARCHITEKCI architecture & development Szymon Mazurek		ul. Mińska 68, 51-126 Wrocław tel. 506 067 481 REGON: 020706115 NIP: 615-190-51-85 e-mail: info.smartarchitekt@gmail.com	
NAZWA OBIEKTU:		PRZEBUDOWA I ROZBUDOWA ZE ZMIANĄ FUNKCJI BUDYNKU NA POTRZEBY MIEJSKIEGO OSRODKA POMOCY SPOŁECZNEJ, BUDOWA PARKINGU, NIEZBEDNEJ INFRASTRUKTURY TECHNICZNEJ, ZAGOSPODAROWANIEM TERENU I ROZBIÓRKĄ BUDYNKU MAGAZYNOWEGO.	
ADRES INWESTYCJI:		UL. STASZICA 1, 67-100 NOWA SÓL, DZIAŁKA NR 120/8, OBRĘB 2, JEDN. EWID. 080401_1, M. NOWA SÓL	
TYTUŁ RYSUNKU:		SCHEMAT STRUKTURALNY TABLICY TS SERWEROWNI I TABLICY BYPASS UPS	
INWESTOR:		GMINA NOWA SÓL – MIASTO	
ADRES INWESTORA:		UL. MARSZAŁKA JÓZEFA PIŁSUDSKIEGO 12, 67-100 NOWA SÓL	
PROJEKTANT : Specjalność elektryczna bez ograniczeń		PDP/PS	
mgr inż. Zbigniew Wawrzyniak		Up. Nr UAN VI-1/3/38/98	
BRANŻA:	SKALA/ FORMAT	FAZA PROJEKTU	DATA OPRACOWANIA
ELEKTRYCZNA	---1297 x 645	PW	30.05.2018
PROJEKT CHRONIĄCY USTAWĄ O PRAWACH AUTORSKICH, WYSŁAŁE PRAWA ZASTRZEŻONE.			NUMER RYSUNKU
			IET-7